

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 01-271730
 (43)Date of publication of application : 30.10.1989

(51)Int.Cl. G02F 7/00
 G01D 5/26
 G02F 1/35

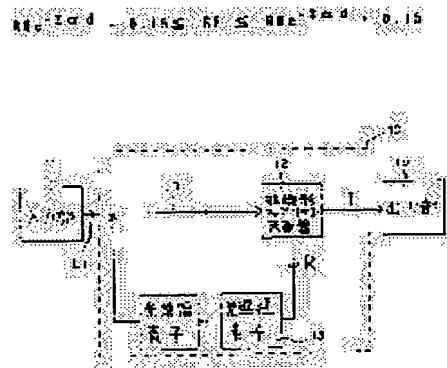
(21)Application number : 63-101026 (71)Applicant : CANON INC
 (22)Date of filing : 23.04.1988 (72)Inventor : SAKATA HAJIME

(54) OPTICAL A/D CONVERTER

(57)Abstract:

PURPOSE: To enable fast, high-accuracy image processing by using a nonlinear Fabry-Perot resonator as a nonlinear element, and setting parameters such as the reflection factor of a resonator mirror constituting the Fabry-Perot resonator and the quantity of light absorption in the resonator properly.

CONSTITUTION: The nonlinear optical element 12, an optical delay element 13, and an optical amplifying element are provided and constitute a part of an optical A/D converting means. An input part 11 inputs input light L1 consisting of a linear or two-dimensional analog value to the nonlinear optical element 12 of the optical A/D converter 10. This nonlinear optical element is composed of the nonlinear Fabry-Perot resonator and an expression I hold for the reflection factors RF and RB on the incidence side and transmission side of the nonlinear Fabry-Perot resonator 12, the absorption coefficient α in the resonator 12, and resonator length (d). Consequently, high-speed, high-accuracy two-dimensional parallel processing is enabled.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's

BEST AVAILABLE COPY

THIS PAGE BLANK (USPTO)

⑯ 公開特許公報 (A) 平1-271730

⑯ Int. Cl. 4

G 02 F 7/00
G 01 D 5/26
G 02 F 1/35

識別記号

庁内整理番号

⑯ 公開 平成1年(1989)10月30日

7348-2H
C-7015-2F
7348-2H審査請求 未請求 請求項の数 8 (全21頁)

⑯ 発明の名称 光A-D変換器

⑯ 特 願 昭63-101026

⑯ 出 願 昭63(1988)4月23日

⑯ 発明者 坂田 肇 東京都大田区下丸子3丁目30番2号 キヤノン株式会社内
⑯ 出願人 キヤノン株式会社 東京都大田区下丸子3丁目30番2号
⑯ 代理人 弁理士 高梨 幸雄

明細書

1. 発明の名称

光A-D変換器

2. 特許請求の範囲

(1) 入力光に対して一定のしきい値を有し、入力光が該しきい値以下のときは第1出力光としてディジット0を意味するデジタル信号に相当する強度の光を、第2出力光として該入力光強度に比例した強度の光を各々出力し、入力光が該しきい値以上のときは第1出力光としてディジット1を意味するデジタル信号に相当する強度の光を、第2出力光として該入力光強度から該しきい値を差し引いた光強度に比例する光を各々出力する非線形光素子を有する光A-D変換手段を利用した光A-D変換器において、該非線形光素子は非線形ファブリペロー共振器から成り、該非線形ファブリペロー共振器における入射側と透過側のミラーの反射率を各々R_F、R_Bとし、共振器内の吸収係数を α 、共振器長を d としたとき

$$RBe^{-2\alpha d} - 0.15 \leq RF \leq RBe^{-2\alpha d} + 0.15$$

なる条件を満足することを特徴とする光A-D変換器。

(2) 前記光A-D変換手段は前記非線形光素子からの第2出力光を予め設定した増幅処理を行う光増幅素子を介した後、該非線形光素子に入力光として再入力する構成の光学的な帰還系を有していることを特徴とする請求項1記載の光A-D変換器。

(3) 前記第2出力光はアナログ信号光であり、前記光増幅素子は入力されたアナログ信号光の強度を該アナログ信号光が前記非線形光素子に再入力するとき2倍となるように増幅処理をしていることを特徴とする請求項2記載の光A-D変換器。

(4) 前記非線形光素子と前記光増幅素子とを光学的に帰還配置した帰還系の光路中の一部にこれらの各素子間での光信号が互いに混合しないように光遮断を行なう為の光遮断素子を設けたことを特

徴とする請求項 3 記載の光 A - D 変換器。

(5) 前記光 A - D 変換手段は前記非線形光素子のしきい値を前記第 2 出力光が該非線形光素子に再入力するとき 1 / 2 倍となるような制御部を有していることを特徴とする請求項 1 記載の光 A - D 変換器。

(6) 前記光 A - D 変換手段は前記非線形光素子からの第 2 出力光を、該非線形光素子に入力光として再入力する構成の光学的な帰還系を有していることを特徴とする請求項 5 記載の光 A - D 変換器。

(7) 前記非線形光素子を有した帰還系の光路中の一部に光信号が該非線形光素子内で互いに複合しないように光遅延を行う為の光遅延素子を設けたことを特徴とする請求項 6 記載の光 A - D 変換器。

(8) 前記光 A - D 変換手段への入力光は 3 原色分離手段により多色画像情報から空間的若しくは時系列的に得た 3 原色の画像情報を有する光を波長変換手段に入力し、該波長変換手段により各々

ると 1 枚の画像の画素数が増加する。一方最近は 1 枚の画像の情報量が増加してきている。従って 1 画素当たりの処理時間は従来以上に高速度に処理することが要求されている。

例えば具体的な数値を挙げると 10 ビット用の A - D 変換素子の処理速度はかなり高速な素子で現在約 $0.1 \mu\text{sec}$ 程度である。

処理画素数が例えば 100×100 画素であると画像全体で約 $1 \mu\text{sec}$ の処理時間を要する。又 1000×1000 画素であると約 $100 \mu\text{sec}$ となり、かなり処理時間が長くなってくる。

この為、最近電気的処理に代わって光を利用して並列に処理を行ない高速度化を図ろうとする事が例えば特開昭 54-11758 号公報や特開昭 56-153921 号公報等で提案されている。同公報では電気的アナログ情報を光信号に置き換えると同時に過度フィルター若しくは音響光学効果を用いた光学的処理により量子化を行い量子化レベルに応じて電気信号として 2 値化を行っている。

しかしながらこれらの公報では量子化段階のみ

一定の波長より成る画像情報を変換した光であることを特徴とする請求項 1 記載の光 A - D 変換器。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は光 A - D 変換器に関し、特に非線形ファブリペロー共振器から出力される 2 種類の出力光を利用した光学的並列処理が可能な高精度の光 A - D 変換器に関するものである。

(従来の技術)

近年画像処理分野や画像通信分野等においては画像に関するアナログ画像情報を光、又は電気的なデジタル情報に変換する所謂 A - D 変換器を用い該 A - D 変換器より得られたデジタル情報を計算機で高精度、高速度にデジタル処理することが行なわれている。

このうち特に画像処理分野における技術は発達が著しく、多種、多様でしかも高速及び高精度な A - D 変換器が求められている。

一般に画像処理において高精度化を図ろうとす

光信号を用いている為、2 値化する段階で量子化レベル数だけの光電変換素子、符号発生回路等を必要とする。この為量子化レベル数が処理ビット数に応じて増大すると構成がそれにつれて繁雑となり、又光学的処理が一部にしか使われていない為、全体として高速度化が困難であった。

又、電気的チップを使用せずに A - D 変換を行う方法が例えば特開昭 58-152225 号公報で提案されている。しかしながら同公報では光学的アナログ量を単に 2 段階に区別するものであり使用用途が極めて限られている。

以上のように従来の画像処理においては光学的に A - D 変換を行うことにより高速度化を図ることが大変困難であった。

(発明が解決しようとする問題点)

本発明は高速度でしかも高精度に 2 次元的な並列処理が可能な特に画像処理や画像通信等の分野に好適な光 A - D 変換器の提供を目的とする。

特に本発明は非線形光素子として最適化された非線形ファブリペロー共振器を用いることにより

高精度な光A-D変換器の提供を目的としている。

本発明の更なる目的は画像処理においては1画素のビット数が任意に設定でき画像の階調性を適切に設定することができる光A-D変換器の提供にある。

本発明の更なる目的は多色画像情報から特定色、例えば3原色の画像情報を空間的若しくは時系列的に分離抽出し、並列処理を行うことにより多色画像情報であっても効率的にしかも高速処理が可能な光A-D変換器の提供にある。

(問題点を解決するための手段)

入力光に対して一定のしきい値を有し、入力光が該しきい値以下のときは第1出力光としてディジット0を意味するデジタル信号に相当する強度の光を、第2出力光として該入力光強度に比例した強度の光を各々出力し、入力光が該しきい値以上のときは第1出力光としてディジット1を意味するデジタル信号に相当する強度の光を、第2出力光として該入力光強度から該しきい値を差し引

7

量より成る入力光L1を光A-D変換器10の非線形光素子12に入力している。本実施例における非線形光素子12は入力光L1に対して一定のしきい値を有し、該しきい値を基準にして同時にデジタル信号より成る第1出力光Tとアナログ信号より成る第2出力光Rの2種類の出力光を出力する非線形ファブリペロー共振器（以下「ファブリペロー共振器」という。）を利用している。

光遅延素子13は非線形光素子12から入力されてくる第2出力光Rを一定時間遅延させて出力している。光増幅素子14は光遅延素子13から入力されてくる第2出力光Rを一定の増幅率で線形に増幅した後、非線形光素子12に入力光として再入力している。15は出力部である。

本実施例においては入力部11からのアナログ信号より成る入力光L1をファブリペロー共振器12に入力する。ファブリペロー共振器12は一定のしきい値を有し、例えば第2図(A)、(B)に示すように入力光L1の光強度Iがしきい値Ic以下のときは第1出力光Tとして同図(A)に示す

いた光強度に比例する光を各々出力する非線形光素子を有する光A-D変換手段を利用した光A-D変換器において、該非線形光素子は非線形ファブリペロー共振器から成り、該非線形ファブリペロー共振器における入射側と透過側のミラーの反射率を各々RF、RBとし、共振器内の吸収係数をα、共振器長をdとしたとき

$$RBe^{-2\alpha d} - 0.15 \leq RP \leq RBe^{-2\alpha d} + 0.15$$

なる条件を満足することである。

(実施例)

第1図は本発明の光A-D変換器の第1実施例のブロック図である。同図において10は光A-D変換器であり、非線形光素子12と光遅延素子13そして光増幅素子14を有している。

尚、非線形光素子12と光遅延素子13そして光増幅素子14は光A-D変換手段の一部を構成している。

11は入力部であり、例えば光A-D変換する

8

量より成る入力光L1を光A-D変換器10の非線形光素子12に入力している。本実施例における非線形光素子12は入力光L1に対して一定のしきい値を有し、該しきい値を基準にして同時に

デジタル信号より成る第1出力光Tとアナログ信号より成る第2出力光Rの2種類の出力光を出力する非線形ファブリペロー共振器（以下「ファブリペロー共振器」という。）を利用している。

又、入力光の強度Iがしきい値Ic以上のときは

第1出力光Tとして同図(A)に示すディジット1を意味するデジタル信号に相当する強度Icの光を、第2出力光Rとして同図(B)に示すように入力光強度Iからしきい値を差し引いた光強度に比例する強度I-RIcの光を各々出力している。

このようにファブリペロー共振器12からの第1出力光Tは第2図(A)に示すステップ状のデジタル信号であり、第2出力光Rは第2図(B)に示すように入力光強度が一定値までは該入力光強度に比例し、一定値に達すると一時0となり再び入力光強度に比例して線形に増加するアナログ信号となっている。

そしてファブリペロー共振器12からの出力光のうち第2出力光Rを光遅延素子13に入射させている。光遅延素子13はファブリペロー共振器

書き換えると

$$I_n = I_o (\sqrt{R_p} + \sqrt{R_s} \cdot e^{-\alpha d})^2 / (1 + R_s)^2 \quad \dots \dots \dots (13)$$

$$I_n = I_o (\sqrt{R_p} - \sqrt{R_s} \cdot e^{-\alpha d})^2 / (1 - R_s)^2 \quad \dots \dots \dots (14)$$

となる。

光A-D変換器を高精度に実現するために、この非線形ファブリペロー共振器の入出力特性において最も重要な点は、入力光強度がしきい値を超える位置で、反射光強度が急激にドロップすることである。

つまり入力しきい値前後の出力値の差、つまりON-OFF比を可能な限り大きく設定することが非線形ファブリペロー共振器の最適化につながる。そのための最も効果的な方法は第6図、第7図の下側包絡線の傾きを0に近づけることである。

透過側は(12)式より

$$(1 - R_p) (1 - R_s) \rightarrow 0 \quad \dots \dots \dots (15)$$

同様に反射側は(14)式より

19

率を

$$R_p / R_s \rightarrow e^{-2\alpha d} \quad \dots \dots \dots (16a)$$

の如く設定することが好ましい。

特に本実施例においてはファブリペロー共振器における各要素を

$$R_p e^{-2\alpha d} - 0.15 \leq R_p \leq R_s e^{-2\alpha d} + 0.15 \quad \dots \dots \dots (17)$$

の如く設定するのが光A-D変換を高精度に行うのに好ましい。

又、第7図からわかるように下側包絡線の傾きが0に近づくのは必須条件であるが、同時に上側包絡線の傾きがあまり小さくならないようにすることが重要である。つまり反射光の強度が極端に低いと光利用率が低くなり、且つ光増幅器の增幅利得を高めなければならず、光A-D変換器全体のシステムとして好ましくない。この傾向は第9図にも表われている。

$R_p / R_s = e^{-2\alpha d}$ の近傍に最適条件が存在するが、その中でも R_p, R_s が比較的大きな状態の

$$R_p / R_s \rightarrow e^{-2\alpha d} \quad \dots \dots \dots (16)$$

となる。

次に具体的な実施例について説明する。

非線形ファブリペロー共振器の吸収量 αd を0.5と固定し、入力しきい値前後の出力値を計算し、ON/OFF比としてプロットした図を第8図、第9図に示す。同図においては(15)式(16)式の傾向が良く示されている。

同図に示すように透過側と反射側とでは最適設計の範囲が異なってくる。光A-D変換のために一般にはしきい値で出力値が0から遠ざかればその値だけフィードバックされて誤差を生じるから特に反射側の入出力特性が重要となってくる。

一方、透過側の出力値は、ディジタル値としてとらえる点及びフィードバックしない点から反射側ほど条件がきびしくない。

この為、光A-D変換器を設計する基本として非線形ファブリペロー共振器の共振器ミラー反射

20

方が望ましいことが明らかである。

多くの場合、少なくとも R_p, R_s のいずれかが反射率0.3以上つまり30%以上であることが望ましい。特に R_s の値が大きい場合の方がさらに望ましい。

尚本実施例においては $\alpha \cdot d$ つまり非線形媒質での吸収量が小さいほど(16a)式での R_p / R_s の値は1に近づき、従って(15)式で示す傾向を同時に満足する条件が出てくる。

本実施例では便宜上、固定パラメータとした吸収係数 α やファブリペロー共振器長 d なども素子の設計においては、重要なパラメータである。

第10図、第11図に入出力特性の測定例を示す。ここで設計した値 $R_p / R_s = 0.3 / 0.8 = 0.375$ は $e^{-\alpha d} = 0.368$ に近く(16a)式をほぼ満足している。そのため反射光強度がしきい値で、0近くに落ちることが明らかである。

本実施例において入力画像としては例えば写真フィルム、写真プリント、種々のプリントのようなハードコピーやCRT、液晶表示装置あるいは

21

-220-

22

空間光変調器のようなソフトコピーなどが挙げられる。

光A-D変換器への入力光は入力画像に応じて透過光であったり、反射光であったり、或は自然光によるものであったりする。又、非線形ファブリペロー共振器の波長感度に合わせて空間光変調器などを用いて波長変換することも可能である。

第12図は本発明において入力画像から光A-D変換器への入力方法の具体的な一実施例の概略図である。

本実施例では所謂光描込み型空間光変調器を用いている。受光層123として光伝導性を有するCdSを用い、光変調層124として受光量に応じてCdSの電界が変化するのを利用して電界変化を起こす液晶を用いている。

この他、受光層123として半導体を用いたフォトダイオード、フォトトランジスタを用いても良い。又光変調層124としては液晶以外に電気光学効果を持つものとしてPLZT、LiNbO₃、Bi₁₂SiO₂₀等を用いても良い。更に同一波長を持つ光を出力

する手段として発光ダイオード、半導体レーザー等を用いても良い。

本実施例においては各受光層123に入力画像122が描き込まれ、しかる後に光変調層124へファブリペロー共振器に応じた波長を持つ光127偏光ビームスプリッター125を介して入射させ、偏光ビームスプリッター125を通して反射光128として該波長よりなる入力画像情報を持つ画像を得ている。

次に本実施例の動作原理の具体例について説明する。

第13図は2次元アナログ量より成るデジタル変換すべき画像の一例である。本実施例では簡単の為、同図のX-X'線上の画像を抽出して第14図(A)に示す強度分布のアナログ画像をデジタル画像に変換する場合について説明する。第14図(A)において横軸は空間的位置、縦軸は光強度であり、以下これをnビットの2値情報にデジタル化する場合について説明する。

第14図(A)のアナログ情報が入力部11か

23

ら出力し、ファブリペロー共振器12に達すると予め設定している例えば入力光強度 2^{n-1} の値をしきい値として第1出力光Tは第14図(B)に示すデジタル的出力光となり、第2出力光Rは第14図(C)に示す同図(A)から同図(B)を引いたようなアナログ的出力光となる。

第14図(B)の出力形態は入力光の強度がしきい値 2^{n-1} を超えた場合にディジット1に相当する値を出力し、超えない場合はディジット0に相当する値を出力している。つまりnビットの最上位(MSB)を表わしている。

第14図(C)の出力形態は入力光がしきい値 2^{n-1} 以下の情報を表わしている。そして同図(C)に示す形態の第2出力光Rは光遅延素子13を通って光増幅素子14に達し再びファブリペロー共振器12に入力される帰還系での損失を考慮してしきい値 2^{n-1} で処理し出力したファブリペロー共振器での強度の2倍となる値が、該ファブリペロー共振器12に入射するような増幅を受け第14図(D)に示す強度分布となる。

24

従って、ファブリペロー共振器12に再入力するときのファブリペロー共振器のしきい値は 2^{n-1} で一定であるが実質上判別するしきい値は前回の n の 2^{n-2} となる。この為ファブリペロー共振器12からは第1出力光Tとして第14図(F)に示すような 2^{n-2} の大きさのビット出力を、第2出力光Rとして第14図(E)に示すような 2^{n-2} 以下の情報を各々出力する。

本実施例では以上の動作をビット数繰り返してMSB(2^{n-1})からLSB(2^0)まで順に例えば第15図に示すような1, 0, 1, 1, …の様なデジタル化した画像情報を得ている。

尚、第15図では横軸を画素で区切って表わしている。

以上の説明では1次元画像情報が並列に処理されているが無論実際には2次元画像が並列に処理されていることになる。

光増幅素子14としては2種類あり、1つは純光型で他の1つは増幅器の際光-電気-光と変化させた光電型である。本実施例では所望の線形の

25

—221—

26

増幅が得られるものであればいずれも適用可能である。

純光型としては増幅用レーザを利用したものがあり、利得を有する媒質中への入射光を増幅させた後、射出させている。利得の大きなレーザ媒質なら波長に合わせて選べば使用可能である。

例えば、AlGaAs/GaAs 半導体レーザ、金属蒸気レーザ、或は色素レーザ等を用いた光増幅素子が適用可能である。

又、入出力特性の非線形性を利用して例えば第16図に示すようにトランジスタ的に増幅を行う非線形素子や、或は光誘起屈折率効果を有する結晶中で信号光とポンプ光を混合させ、ポンプ光のエネルギーを信号光に移送させることにより増幅を行う素子を利用することも可能である。

光誘起屈折率効果の大きな結晶としては、BaTiO₃、Bi₁₂SiO₂₀等がある。この他 BSO (Bi₁₂SiO₂₀) や液晶等の空間光変調器を利用して光増幅素子を構成しても良い。

光電型としてはCCD、フォトトランジスタ、

画像を用いた場合を示したが、アナログ入力画像として多色の画像を用いる場合には3原色分離手段と波長変換手段を入力部と光A-D変換手段との間に設けた構成とすれば良い。

第18図に示す実施例2では4ビットの光A-D変換を行っている。同図において121は照明光源でGaAlAs/GaAs 半導体レーザ(波長830nm)等から成っている。122はアナログ入力画像で、ここでは連続的に譜調の異なる白黒フィルムより成っている。181はビームスプリッター、14は光増幅素子でGaAlAs/GaAs 半導体レーザ等から成っている。12はGaAsとGaAlAsを交互に積層したMQW(マチ、クオタム、ウェル)構造を持つ非線形ファブリペロー共振器から成っている。13は光遅延素子で光ファイバーを用い遅延時間を1ビット処理時間に相当する長さとなるようにして用いている。尚、以下の実施例で同一要素には同符号番を付している。

本実施例ではファブリペロー共振器12に入力したアナログ入力画像122は2°の大きさのビッ

光導電層とPLZT若しくは液晶を組み合わせたもの、光電子増幅管を利用したマイクロチャンネルプレートとLiNbO₃を組み合わせたもの等が使用可能である。

光遅延素子13として遅延時間が固定のものは光ファイバを利用したものがある。短い光パルスを信号光として利用する場合、ファイバ中の分散により光パルスが長くなるのが問題となる場合にはファイバの折り返し端に位相共役板を設置すれば良い。

又、遅延時間が可変で制御可能なものとしては光蓄積素子若しくは空間光変調器とクロック素子とを組み合わせて第17図に示すような構成とすれば第1図と同様の光A-D変換器を達成することができる。

次に本発明の各実施例の具体的な構成例について説明する。第18図、第21図、第22図は各々順に本発明の実施例2~4の概略図である。

実施例2~4においてはアナログ入力画像として簡単のため第1図に基づく単色の例えば白黒の

ト出力を第1出力光Tとしてピットブレーン182に出力し、同時に残りの2°以下のアナログ画像情報を光増幅素子14の方向に第2出力光Rとして出力している。第2出力光Rは光増幅素子14で増幅され、光遅延素子13で遅延された後、ビームスプリッター181で反射し、前記のプロセスと同様にファブリペロー共振器12に入力し、次はファブリペロー共振器12より2°の大きさのピット出力を第1出力光Tとして出力し、同時に2°以下のアナログ画像情報を光増幅素子14の方向に第2出力光Rとして出力している。以下同様にしてファブリペロー共振器12からはピット数に応じて2°、2°に相当するデジタル画像情報を第1出力光として出力している。

本実施例では入力光としては、100nsecのパルス光を用いており、光増幅素子及びファブリペロー共振器の応答時間が凡そ10nsec、非線形光素子の緩和時間は凡そ40nsecである。

1周回時間を500nsecとするが、光ファイバの長さを100mとした。4ビットを処理するのに結局

2 μ sec だけ要した。ただし、本処理では画像情報を並列に扱う為、実質的処理速度は極めて高くなっている。

本実施例におけるファブリペロー共振器の入力-透過特性及び入力-反射特性を第19図(A)、(B)に示す。同図におけるファブリペロー共振器を用いたときの4ビット処理の結果を第20図に示す。

本実施例においては吸収係数 α (μm^{-1}) と共振器長 d (μm) の積 αd は $\alpha d = 0.1$ としており、従って共振器ミラーの反射率 R_r 、 R_b は $R_r / R_b = e^{-2\alpha d}$ の条件から

$$R_r / R_b = 0.8$$

となる。ここでは $R_r = 0.7$ 、 $R_b = 0.85$ としている。

本実施例によれば第19図に示すように透過側はステップ状の入出力特性が得られ、且つ反射側はしきい値で出力値が0となる鋸歯状の入出力特性が得られる。

尚、第20図において横軸は入力アナログ量を

譜面で表わしたものであり、縦軸はデジタル量である。直線は理想的結果でありそれに対して階段状の線は本実施例の結果である。

本実施例において処理情報を確めるため A-D 変換を実行した後、入力量との比較のために各ディジットに重みを掛けてアナログ量へ戻す手続きを行なった。非線形ファブリペロー共振器での損失や、その他の光路での損失を加味して光増幅器の増幅利得を3.1倍とした。

尚、本実施例において InSb を非線形媒質としたファブリ・ペロー共振器を構成しても良い。照明光源 121 として、波長 $10.6 \mu m$ の炭酸ガスレーザを使用することにより、レーザ光が InSb を励起し、このときファブリペロー共振器 1-2 は第2図(A)、(B) の入出力特性を示す。応答時間及び緩和時間は凡そ $1 \mu sec$ である。光増幅素子は共振器を形成しない炭酸ガスレーザを配置し、自然発光が本システムの信号レベルを保さない程度に励起しておく事により実現した。従って、光増幅素子 1-4 を通過する時間はシステム内では無視でき

3.1

る。

以上の構成により前述の実施例 2 と同様な光 A-D 変換を行ない同様の結果を得た。

第21図に示す実施例 3 では光遅延を光ファイバーの代わりに光蓄積素子とクロック素子との組み合わせより行っている。

第21図において 101, 102 は光蓄積素子であり、BSO や液晶を組み合わせた空間光変調器等から成っており、応答時間は約 $1 \mu sec$ である。このうち光蓄積素子 101 は光増幅機能を有している。103 は反射鏡、104 はクロック素子であり約 $5 \mu sec$ の間隔で光蓄積素子 101, 102 を制御している。

本実施例では光遅延を次のようにして行っている。即ち、光蓄積素子 101 がセット状態で光蓄積素子 102 がウェイティング状態のとき画像情報はファブリペロー共振器 1-2-5 より光蓄積素子 101 を介し、光蓄積素子 102 に蓄積される。次に光蓄積素子 102 がセット状態で光蓄積素子 101 がウェイティング状態のときは画像情報はファブリペ

3.2

ロー共振器 1-2 を介して光蓄積素子 101 に蓄積される。そして再び光蓄積素子 101 がセット状態になれば増幅されて出射し、光蓄積素子 102 に蓄積する。以上をビット数だけ繰り返して処理を行っている。

本実施例では照明光源 121 としては A レーザ (波長 $514.5 nm$) を用い、ファブリペロー共振器 1-2 としては ZnSe と ThF₄ を交互に配している。ファブリペロー共振器 1-2 は A レーザ光を吸収して屈折率が変化する。

本実施例では吸収係数 α と共振器長 d との積 αd を 0.1 とした。第22図(A) はこのときの入力しきい値での ON/OFF 比を重みとして表わした説明図である。

同図は共振器ミラーの反射率 R_r 及び R_b を全範囲でながめたものである。ON/OFF 比の高い条件は $R_r / R_b = e^{-2\alpha d} \approx 0.8$ に沿って存在し、且つ R_r 、 R_b がある程度大きな値を有する範囲に限られている。

第22図(B) は ON/OFF 比の高い領域の

拡大図である。同図から明らかのように $R_p / R_n = e^{-2\alpha d}$ に沿って最適条件が集中している。

本実施例においては第19図に示すような第1出力光と第2出力光を出力している。このときの応答時間は約1nsecである。

以上のような各要素の処理時間により本実施例における光信号の1周回時間は10nsecであり、8ビットの処理では約80nsecを要している。

例えばフィルムの解像度を1000×1000とすれば1画素当たりの処理速度は1μsec以下と高速処理が可能である。

第23図に示す実施例4ではアナログ入力画像112からの情報を光増幅素子111と光遅延素子112そしてファブリペロー共振器12とから成る光A-D変換器内をビット数に応じて往復させファブリペロー共振器12より順次第1出力光Tとしてデジタル画像を得ている。

光増幅素子111は反射光を増幅する機能を有しており、光遅延素子112は光増幅素子111への入

射光と出射光が混合しないように十分パルス光を遅延させている。

ファブリペロー共振器12と光増幅素子111とは、GaAsからなり、従って照明光源121もGaAs半導体レーザからの波長830nmの光を用いる。光パルス持続時間は10nsec、ファブリペロー共振器12の応答時間は5nsec、緩和時間は40nsec、光増幅素子111の必要時間は、以上に比べたら無視できる大きさである。光遅延時間を100nsecとする為、光ファイバーを20mの長さとした。従って、ビット・レートは100nsecとなる。

以上の各実施例では光A-D変換器内に1つの非線形ファブリペロー共振器を設け、帰還を行なうことにより処理を行なった例を示したが、例えば複数の非線形ファブリペロー共振器を設け、順次ディジットを出力しても良い。

又、以上の各実施例では非線形ファブリペロー共振器のしきい値は固定であり、光増幅器を用いて相対的にしきい値を各ディジットに合わせて変化させたが、例えば光増幅器を用いず、非線形

ファブリペロー共振器のしきい値を制御してA-D変換を行なっても良い。この場合も、本発明の特徴である共振器ミラーの反射率、吸収係数、共振器長の関係式は同様に成り立つ。

（発明の効果）

本発明によれば非線形光素子として非線形ファブリペロー共振器を用い、該ファブリペロー共振器を構成する共振器ミラーの反射率、共振器内の光吸収量等のパラメータを適切に設定することにより高速でしかも高精度の光A-D変換器を達成することができる。

又、情報の2次元並列処理が極めて容易に実現することができる為、画像処理に伴うA-D変換の高速化が容易となり、更に他の並列処理システムにも円滑に接続可能なA-D変換処理が可能となる。

その他、光の持つ並列性から将来期待される光コンピューティングの並列ディジタル情報入力手段としても好適な光A-D変換器を達成することができる。

4. 図面の簡単な説明

第1図は本発明の一実施例の基本構成のブロック図、第2図(A),(B)は第1図に示す非線形光素子の入出力特性の説明図、第3図(A),(B)は本発明に係る非線形ファブリペロー共振器の説明図、第4図～第7図は本発明に係る非線形ファブリペロー共振器の入出力特性の説明図、第8、第9図、第22図(A),(B)は本発明に係る非線形ファブリペロー共振器のしきい値における出力値のON/OFF比を表わす説明図、第10図、第11図、第19図は本発明に係る非線形ファブリペロー共振器の入出力強度特性の測定例を示す図、第12図は本発明に係る被処理画像の入力手段の説明図、第13図はアナログ入力画像の一例を示す説明図、第14図(A)～(F)は各々本発明に係る非線形光素子の入出力特性を説明する為の概略図、第15図は本発明の光A-D変換器で処理出力されたデジタル情報の説明図、第16図は本発明で用いた光増幅器の入出力特性の一例を示す図、第17図は第1図の実施例の一部分を変更

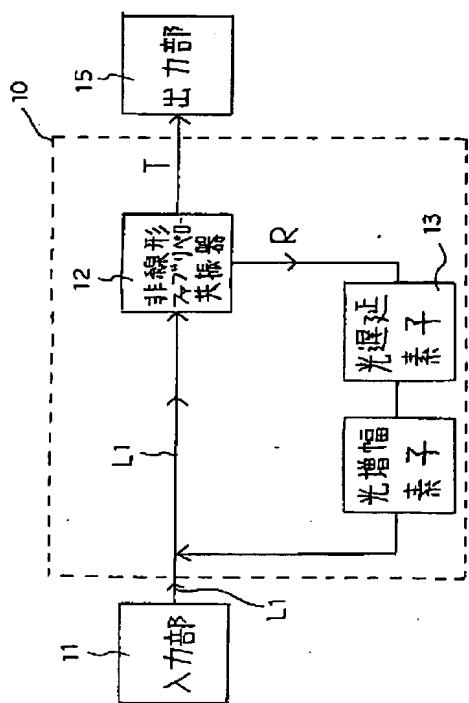
したときの一実施例のブロック図、第18図、第21図、第23図は各々本発明の具体的な実施例の概略図である。第20図は本発明の光A-D変換器を用いてA-D変換を行なった結果を示す説明図である。

図中、10は光A-D変換手段、11は入力部、12はファブリペロー共振器、14,111は光増幅素子、13,112は光遅延素子、15は出力部、121は照明光源、122はアナログ入力画像、181はビームスプリッター、182はビット・プレーン化したデジタル画像、16,101,102は光蓄積素子、103は反射鏡、17,104はクロック素子である。

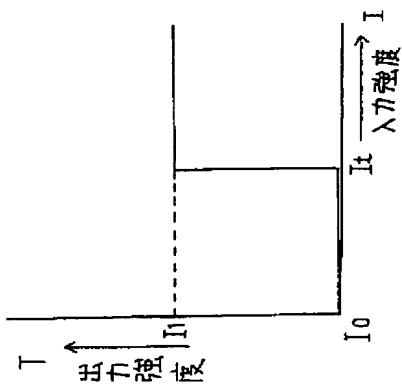
特許出願人 キヤノン株式会社
代理人 高梨幸雄

39

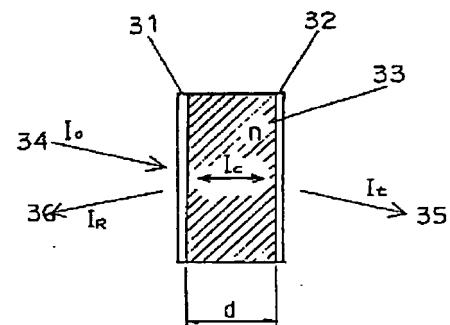
第 1 図



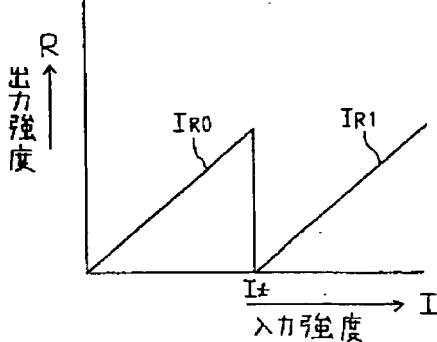
第 2 図 (A)



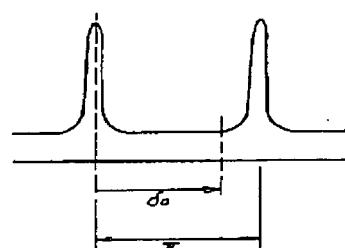
第 3 図 (A)



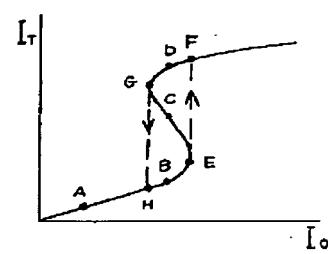
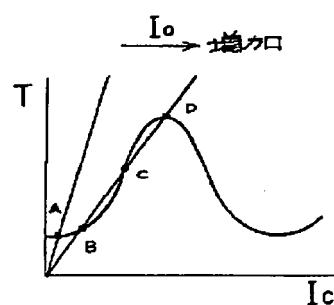
第 2 図 (B)



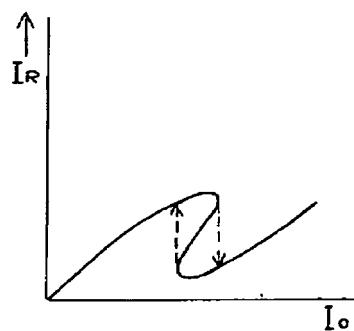
第 3 図 (B)



第 4 図 (A)

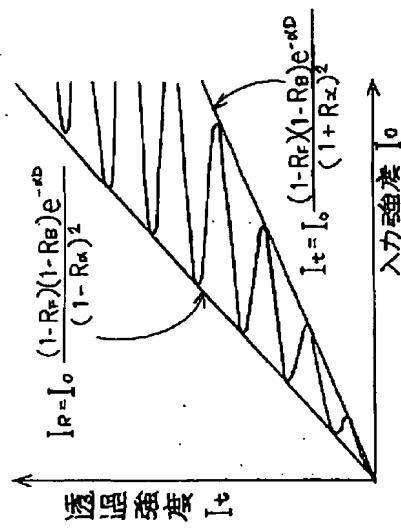


第 4 図 (B)

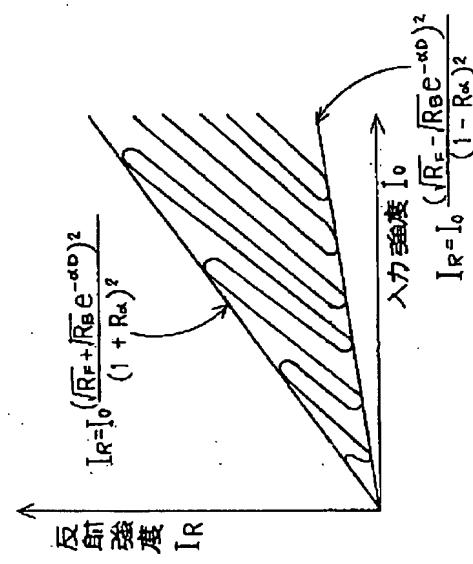


第 5 図

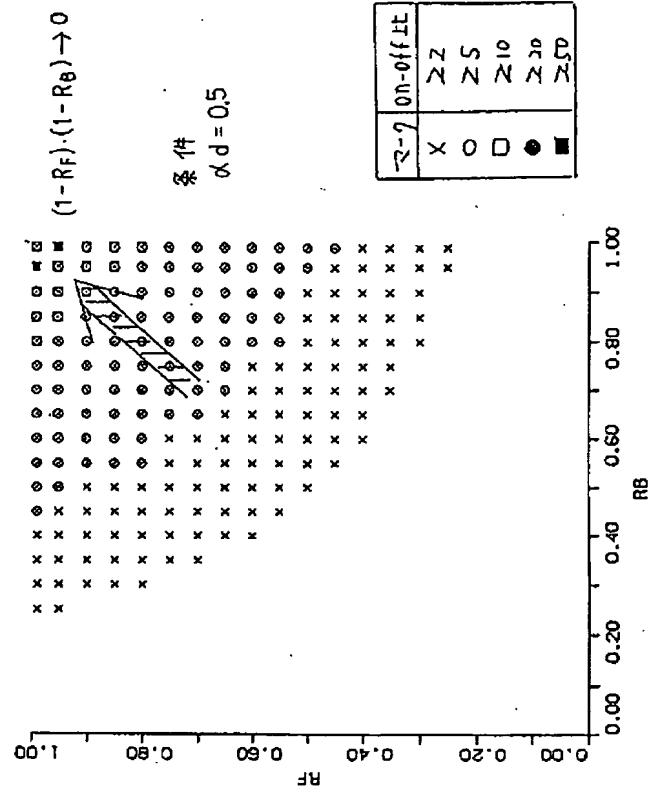
第 6 図



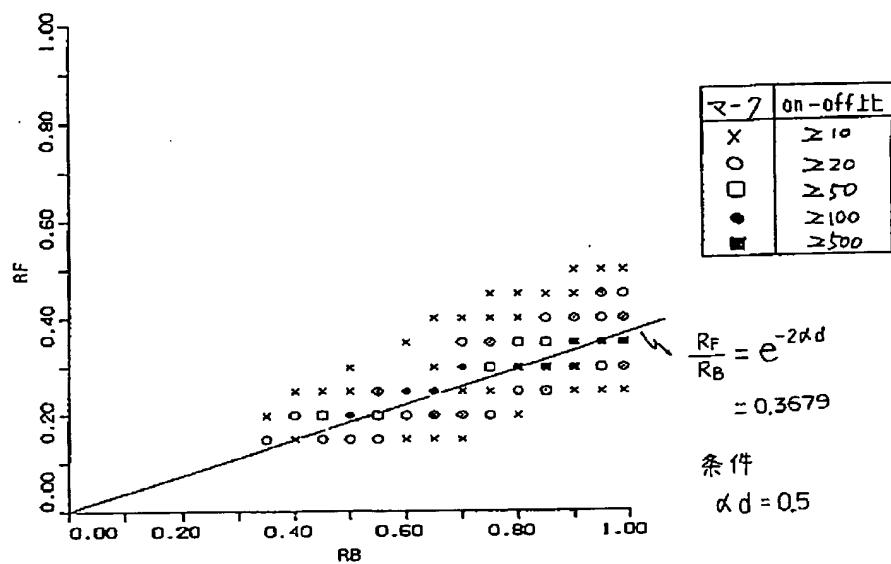
第 7 図



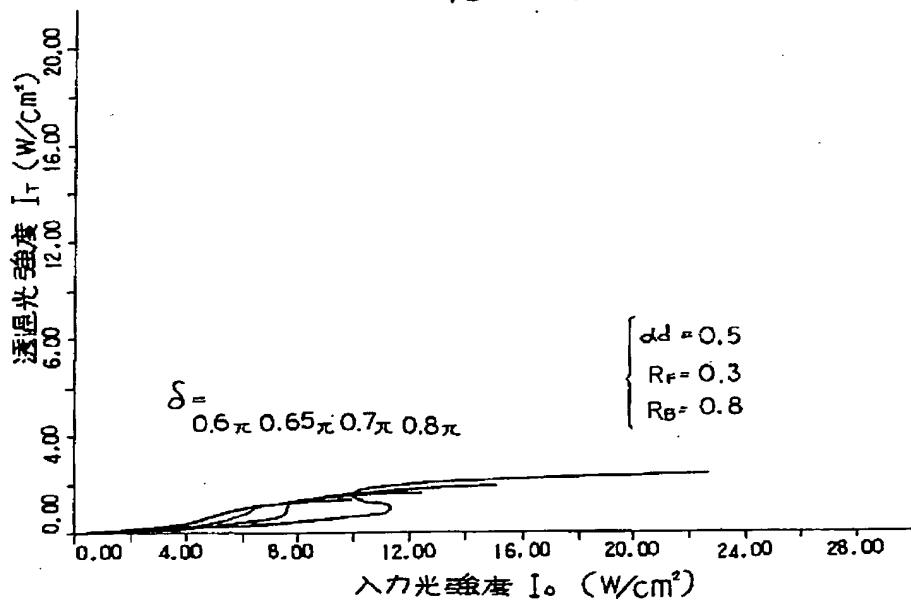
第 8 図



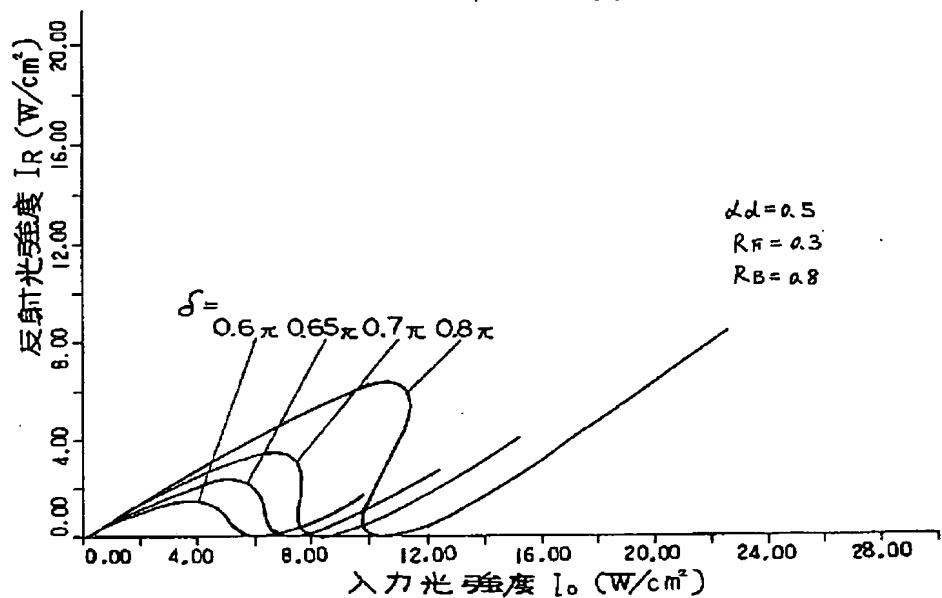
第 9 図



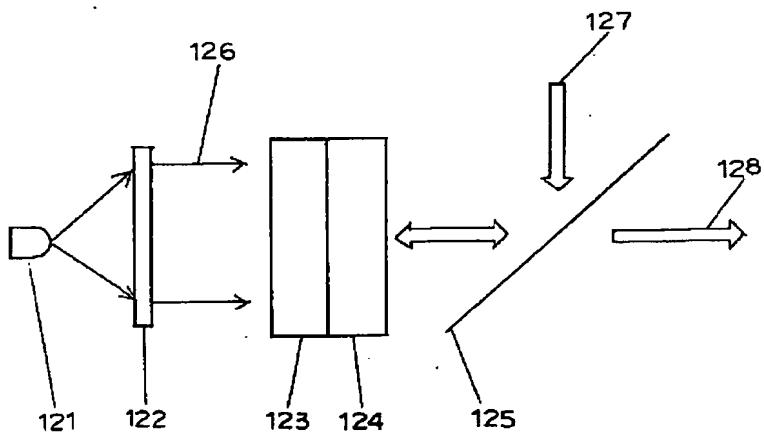
第 10 図



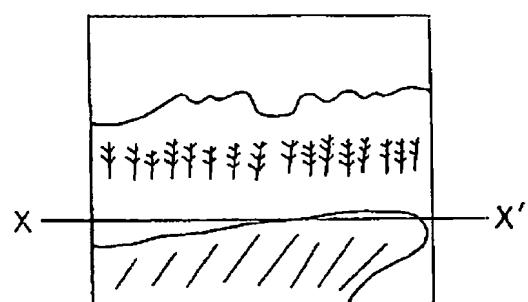
第 11 図



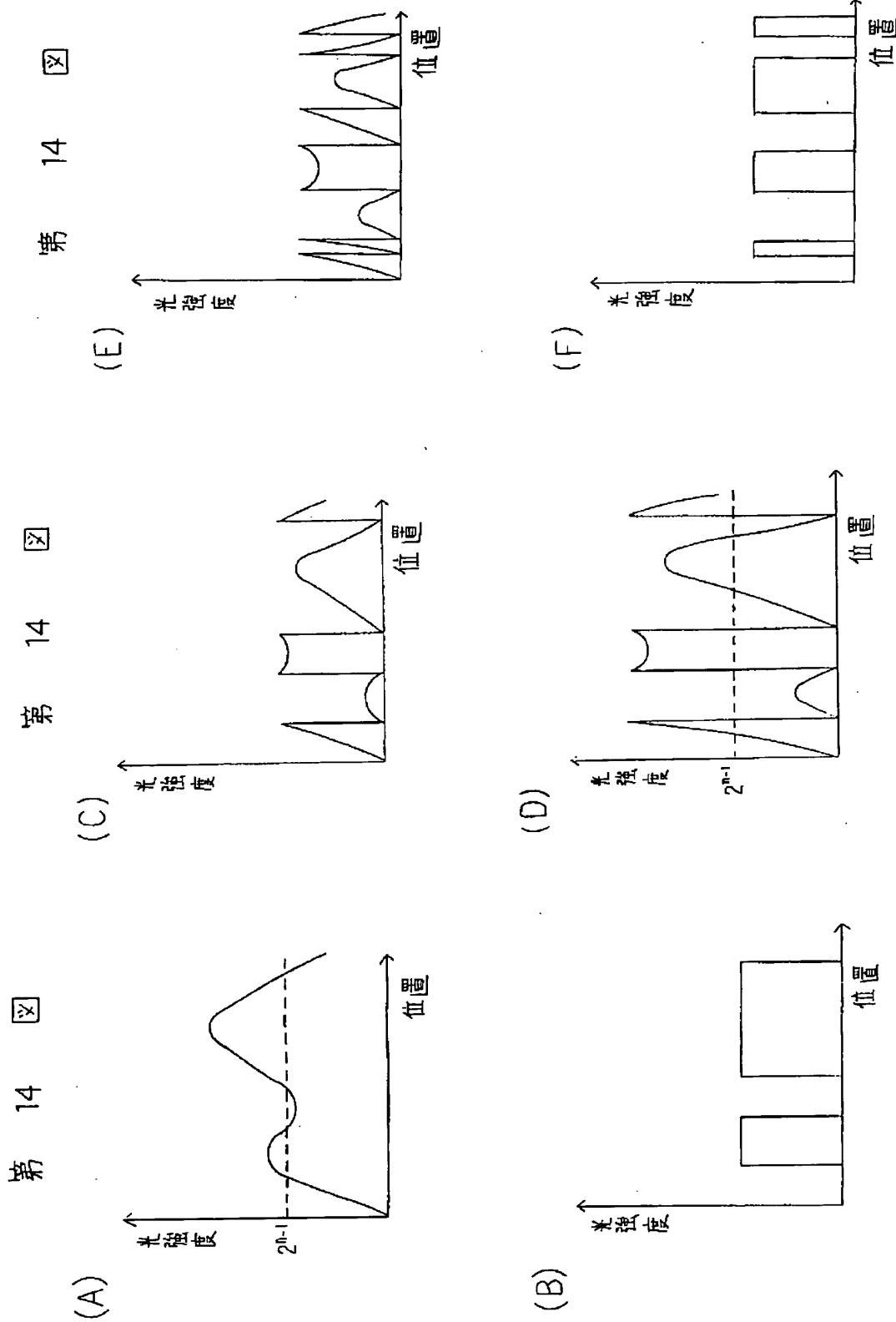
第 12 図



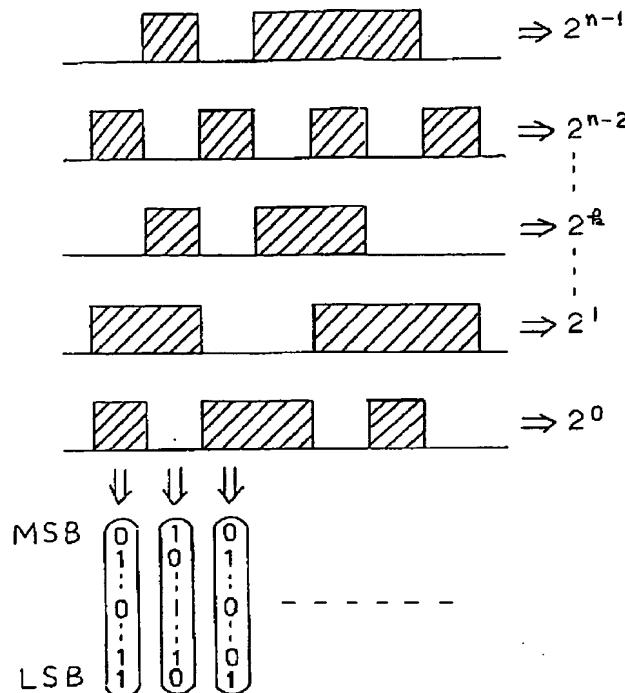
第 13 図



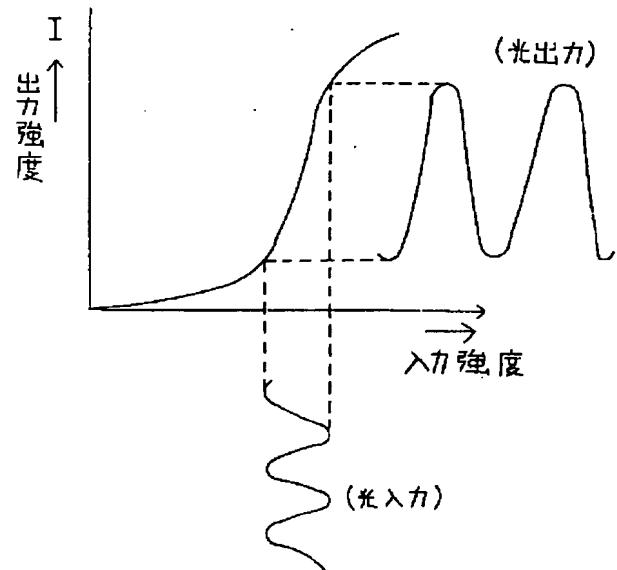
第 14 図
(A) (B) (C) (D) (E) (F)



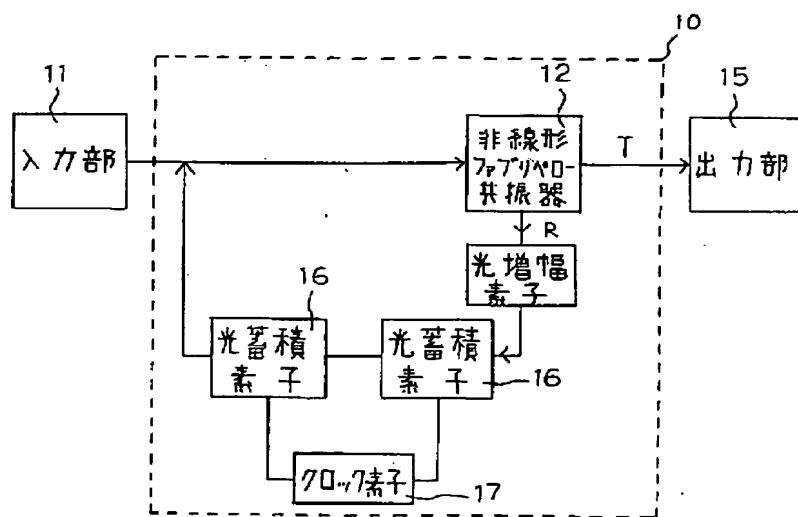
第 15 四



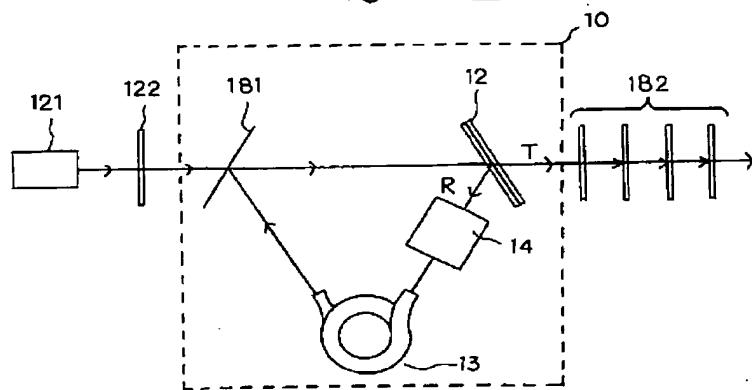
第 16 図



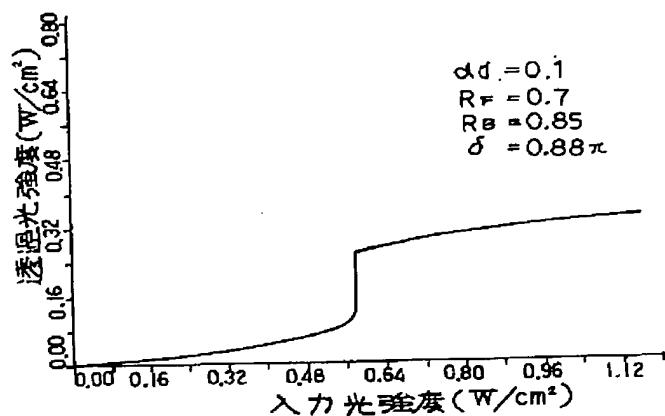
第 17 回



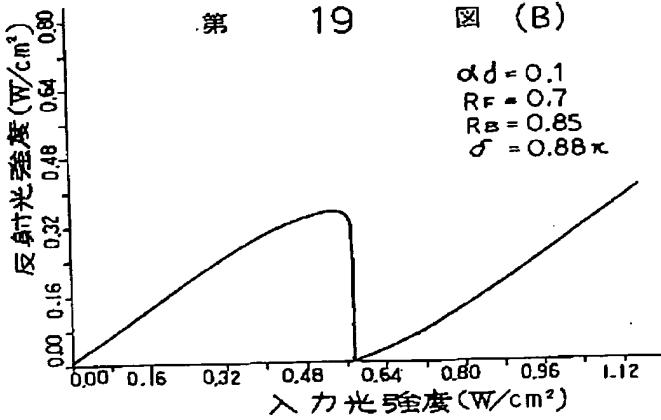
第 18 図



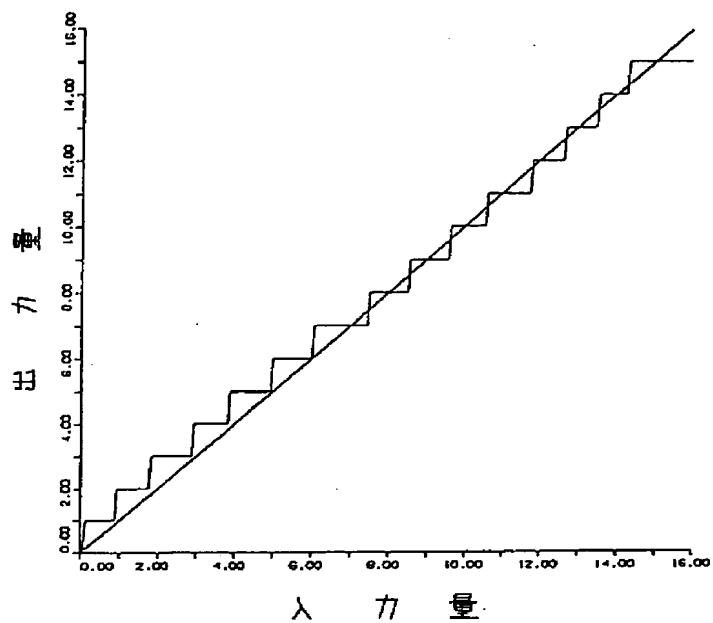
第 19 図 (A)



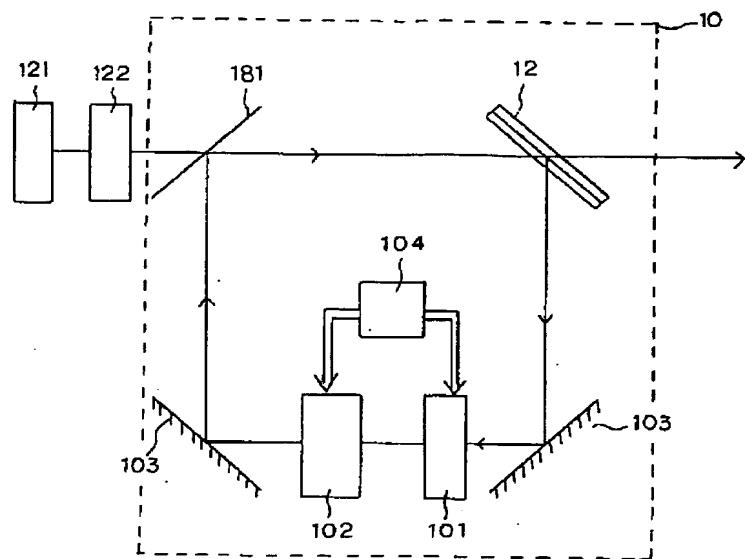
第 19 図 (B)



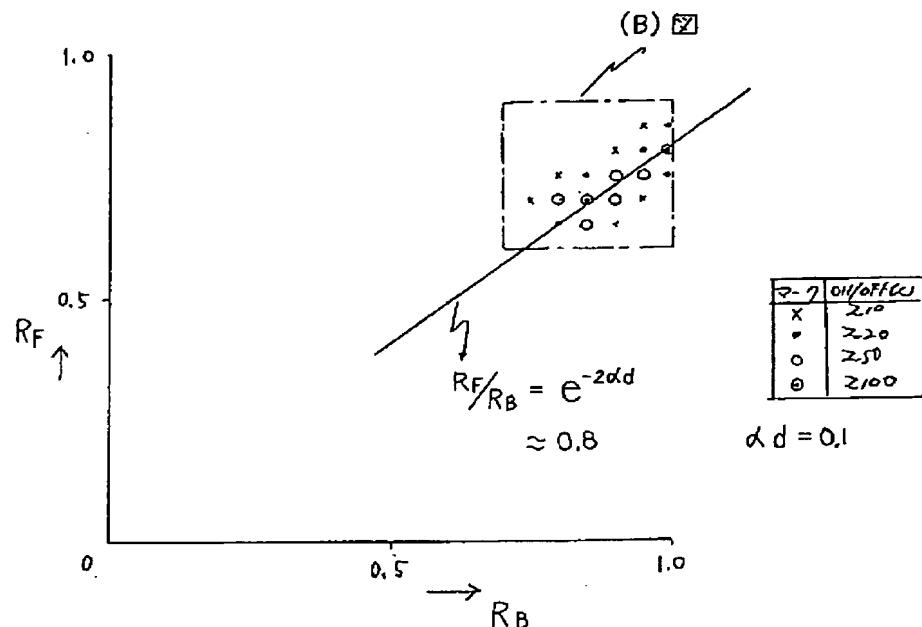
第 20 図



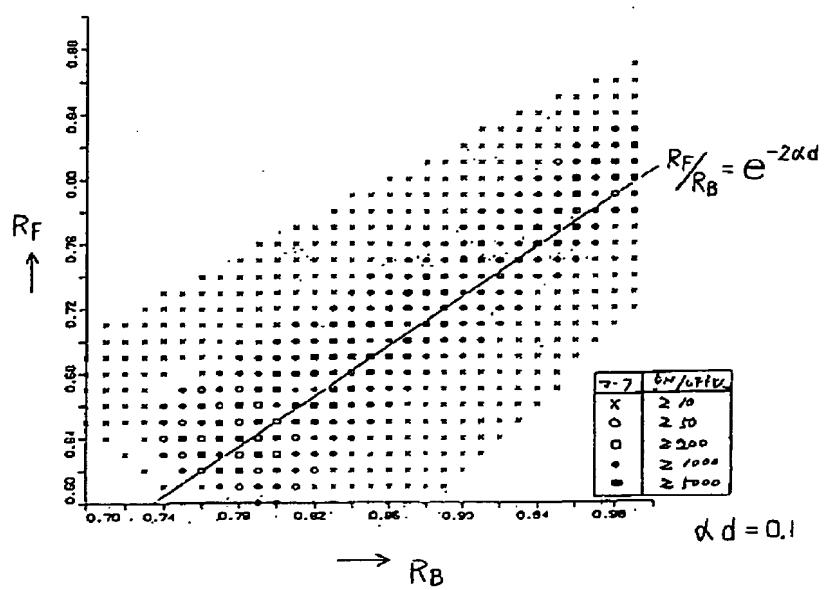
第 21 図

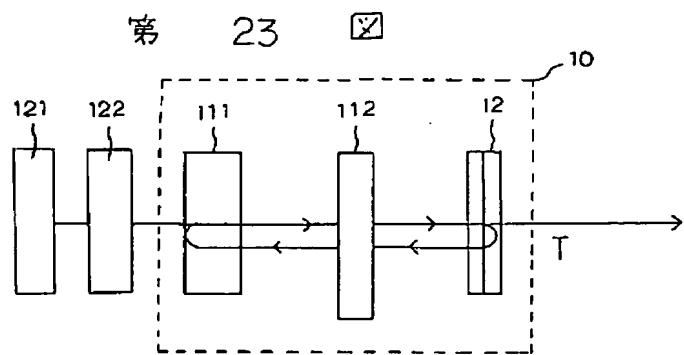


第 22 図 (A)



第 22 図 (B)





【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第2区分

【発行日】平成6年(1994)8月5日

【公開番号】特開平1-271730

【公開日】平成1年(1989)10月30日

【年通号数】公開特許公報1-2718

【出願番号】特願昭63-101026

【国際特許分類第5版】

G02F 7/00 9316-2K

G01D 5/26 C 7269-2F

G02F 1/35 9316-2K

手 紙 光 南 正 善 (自発)

平成6年1月10日

特許庁長官 殿

1. 事件の表示

昭和63年特許第101026号

2. 発明の名称

光A-D変換器

3. 補正をする者

事件との関係 特許出願人

住所 東京都大田区下丸子3-30-2

名称 (100)キヤノン株式会社

代表者 御手洗 雄

4. 代理人

居所 〒152 東京都目黒区自由が丘2-9-23

ラボール自由が丘301号 電話3718-5614

氏名 (8681)井理士 高梨 幸雄

5. 補正の対象

(1) 明細書の「特許請求の範囲」・「発明の詳細な説明」の欄。

6. 補正の内容

(1) 明細書の特許請求の範囲を別紙のとおり補正する。

(2) 明細書第7頁第13行目から第8頁第9行目にかけての「入力光に……ことである。」を「入力光に対して一定のしきい値を有し、入力光が該しきい値以下のときは第1出力光としてディジット0を意味するデジタル信号に相当する強度の光を、第2出力光として該入力光強度に比例した強度の光を各々出力し、入力光が該しきい値以上のときは第1出力光としてディジット1を意味するデジタル信号に相当する強度の光を、第2出力光として該入力光強度から該しきい値を差し引いた光強度に比例する光を各々出力する非線形光素子を有する光A-D変換手段を利用した光A-D変換器において、該非線形光素子は非線形ファブリペロー共振器から成り、該非線形ファブリペロー共振器における入射側と通過側のミラーの反射率を各々RF, RBとし、共振器内の吸収係数を α 、共振器長をdとしたときRF/ RBの値が $e^{-2\alpha d}$ 近傍の値をとるように設定したことである。」と補正する。

2. 特許請求の範囲

(1) 入力光に対して一定のしきい値を有し、入力光が該しきい値以下のときは第1出力光としてディジット0を意味するデジタル信号に相当する強度の光を、第2出力光として該入力光強度に比例した強度の光を各々出力し、入力光が該しきい値以上のときは第1出力光としてディジット1を意味するデジタル信号に相当する強度の光を、第2出力光として該入力光強度から該しきい値を差し引いた光強度に比例する光を各々出力する非線形光素子を有する光A-D変換手段を利用した光A-D変換器において、該非線形光素子は非線形ファブリペロー共振器から成り、該非線形ファブリペロー共振器における入射側と透過側のミラーの反射率を各々RF, RBとし、共振器内の吸収係数を α 、共振器長を d としたときRF/RBの値が $e^{-2\alpha d}$ 近傍の値をとるように設定したことを特徴とする光A-D変換器。

(2) 前記光A-D変換手段は前記非線形光素子

からの第2出力光を予め設定した増幅処理を行った光増幅素子を介した後、該非線形光素子に入力光として再入力する構成の光学的な帰還系を有していることを特徴とする請求項1記載の光A-D変換器。

(3) 前記第2出力光はアナログ信号光であり、前記光増幅素子は入力されたアナログ信号光の強度を該アナログ信号光が前記非線形光素子に再入力するとき2倍となるように増幅処理をしていることを特徴とする請求項2記載の光A-D変換器。

(4) 前記非線形光素子と前記光増幅素子とを光学的に帰還配置した帰還系の光路中の一部にこれらの各素子間での光信号が互いに混合しないように光遮断を行う為の光遮断素子を設けたことを特徴とする請求項3記載の光A-D変換器。

(5) 前記光A-D変換手段は前記非線形光素子のしきい値を前記第2出力光が該非線形光素子に再入力するとき1/2倍となるような制御部を有していることを特徴とする請求項1記載の光A-

D変換器。

(6) 前記光A-D変換手段は前記非線形光素子からの第2出力光を、該非線形光素子に入力光として再入力する構成の光学的な帰還系を有していることを特徴とする請求項5記載の光A-D変換器。

(7) 前記非線形光素子を有した帰還系の光路中の一部に光信号が該非線形光素子内で互いに混合しないように光遮断を行う為の光遮断素子を設けたことを特徴とする請求項6記載の光A-D変換器。

(8) 前記光A-D変換手段への入力光は3原色分離手段により多色画像情報をから空間的若しくは時系列的に得た3原色の画像情報を有する光を波長変換手段に入力し、該波長変換手段により各々一定の波長より成る画像情報を変換した光であることを特徴とする請求項1記載の光A-D変換器。

THIS PAGE BLANK (USPTO)

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADING TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.

THIS PAGE BLANK (USPTO)